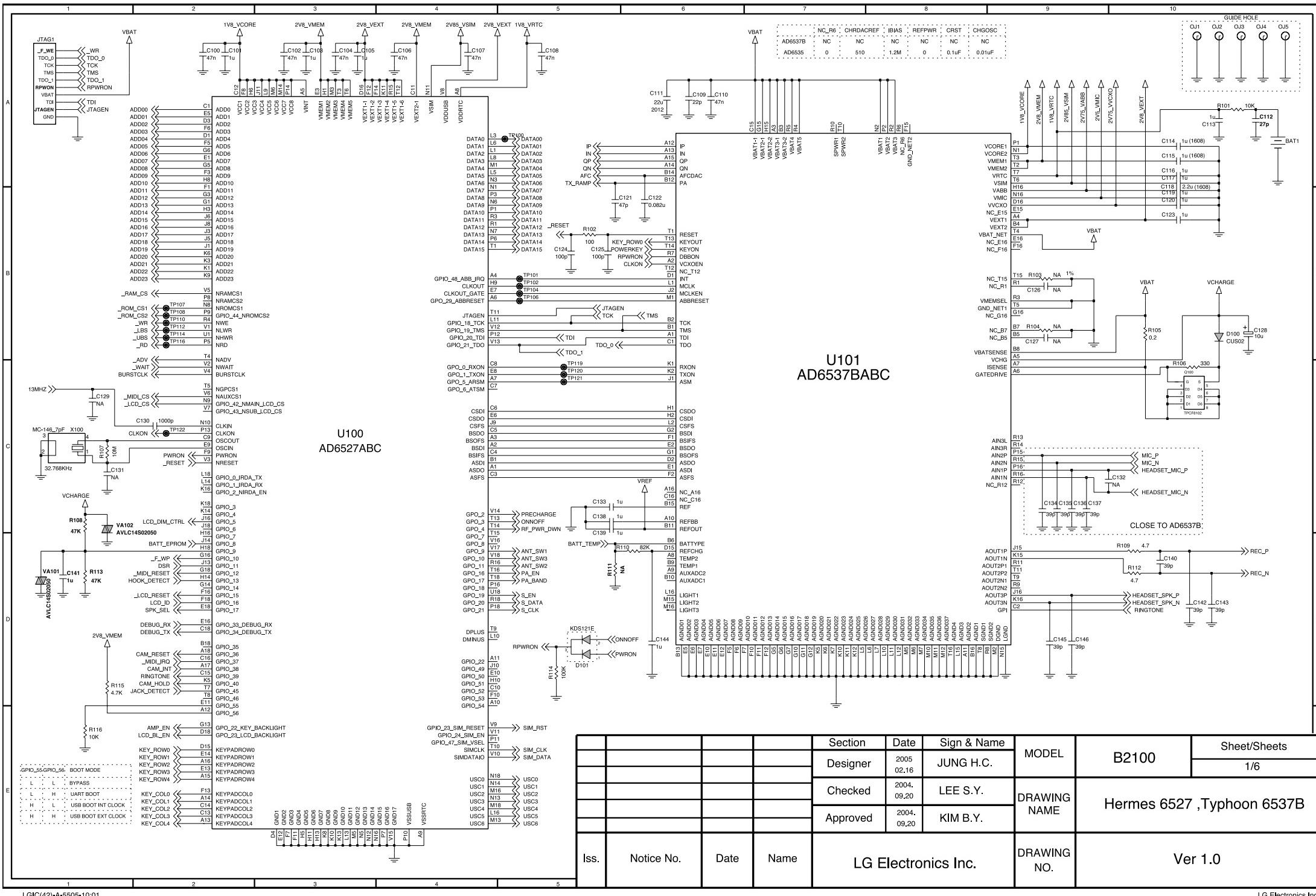


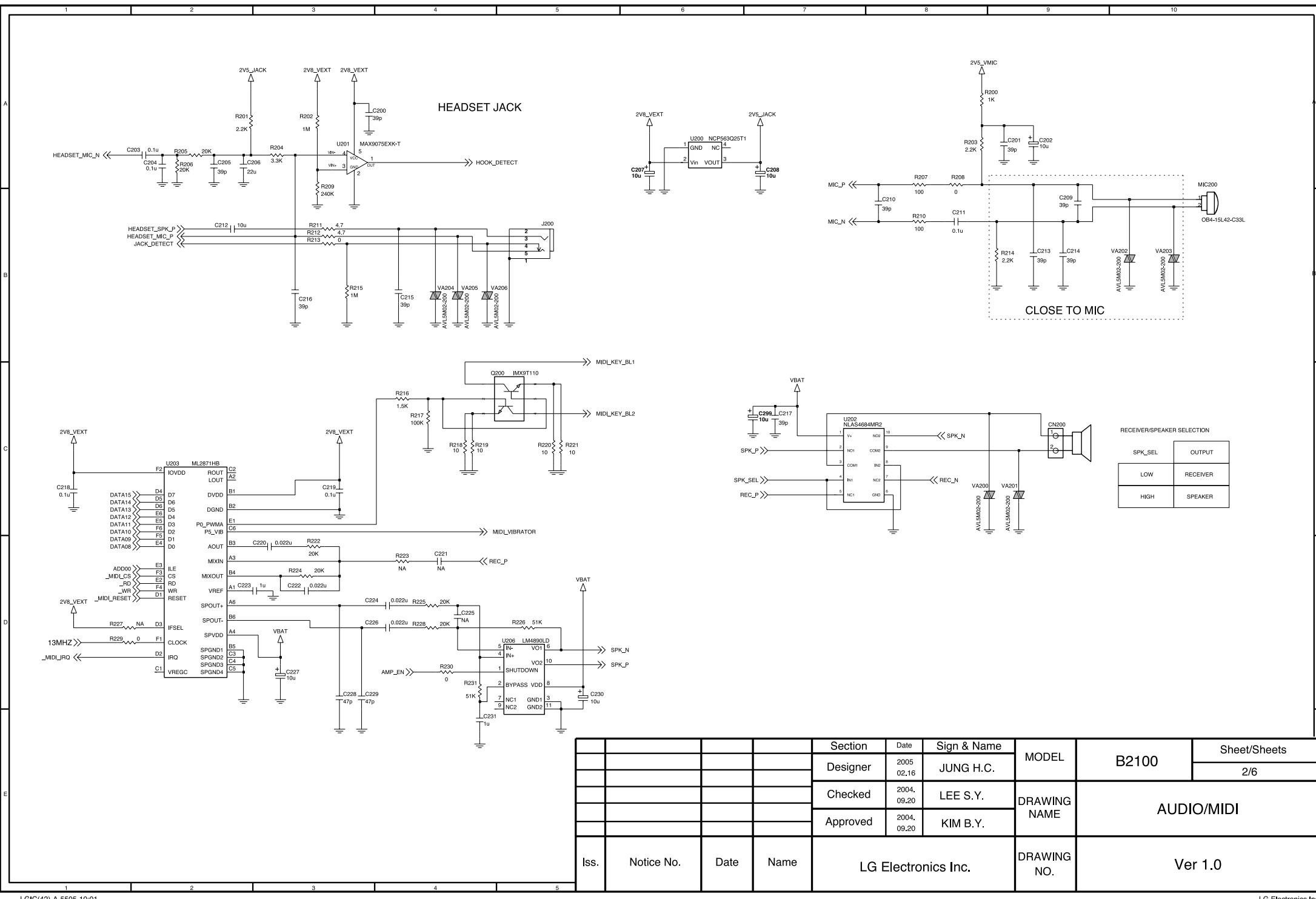
## 7. Принципиальная схема

### 7.1 Схема основной части



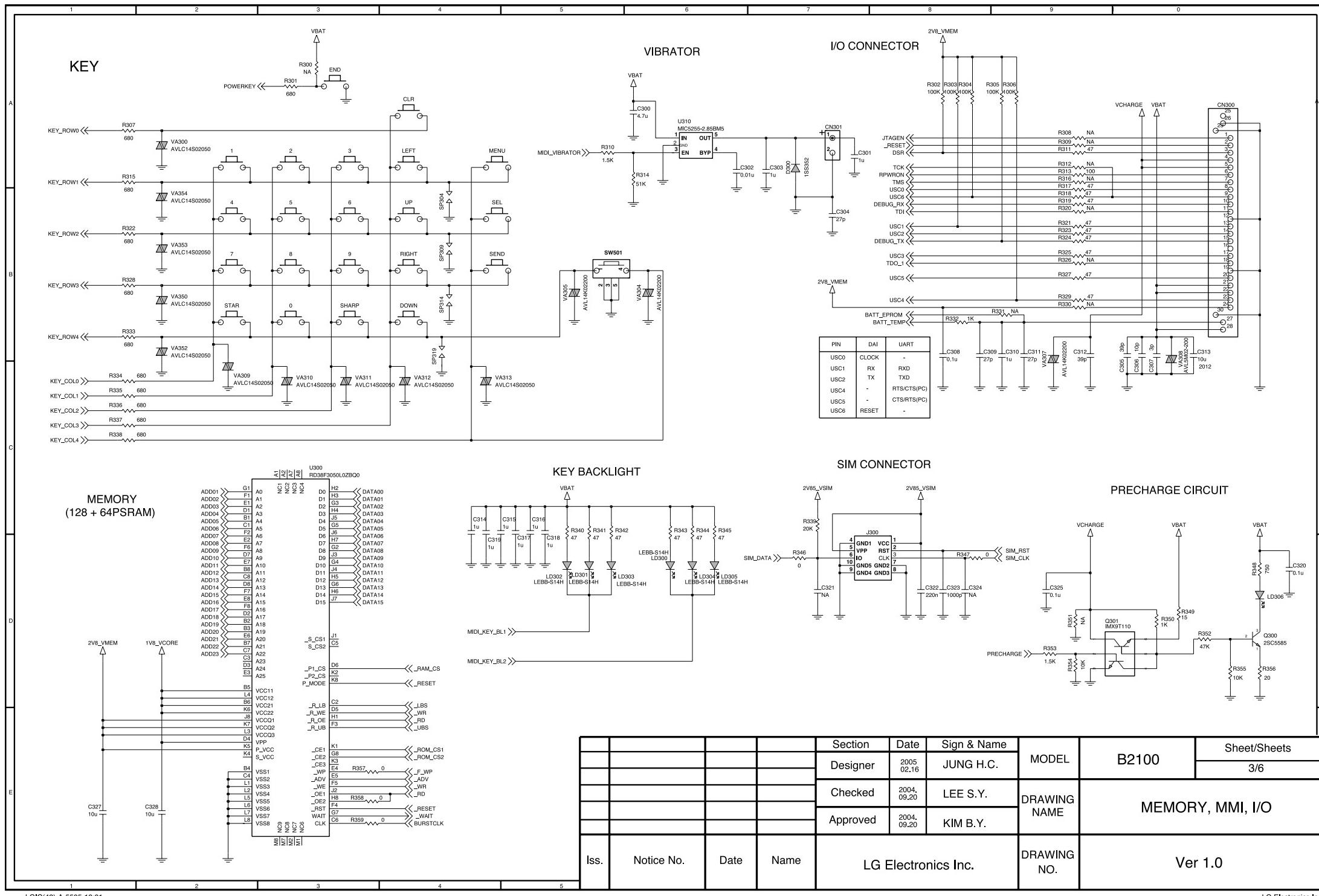
## 7. Принципиальная схема

### 7.2 Схема MIDI и звуковой части



## 7. Принципиальная схема

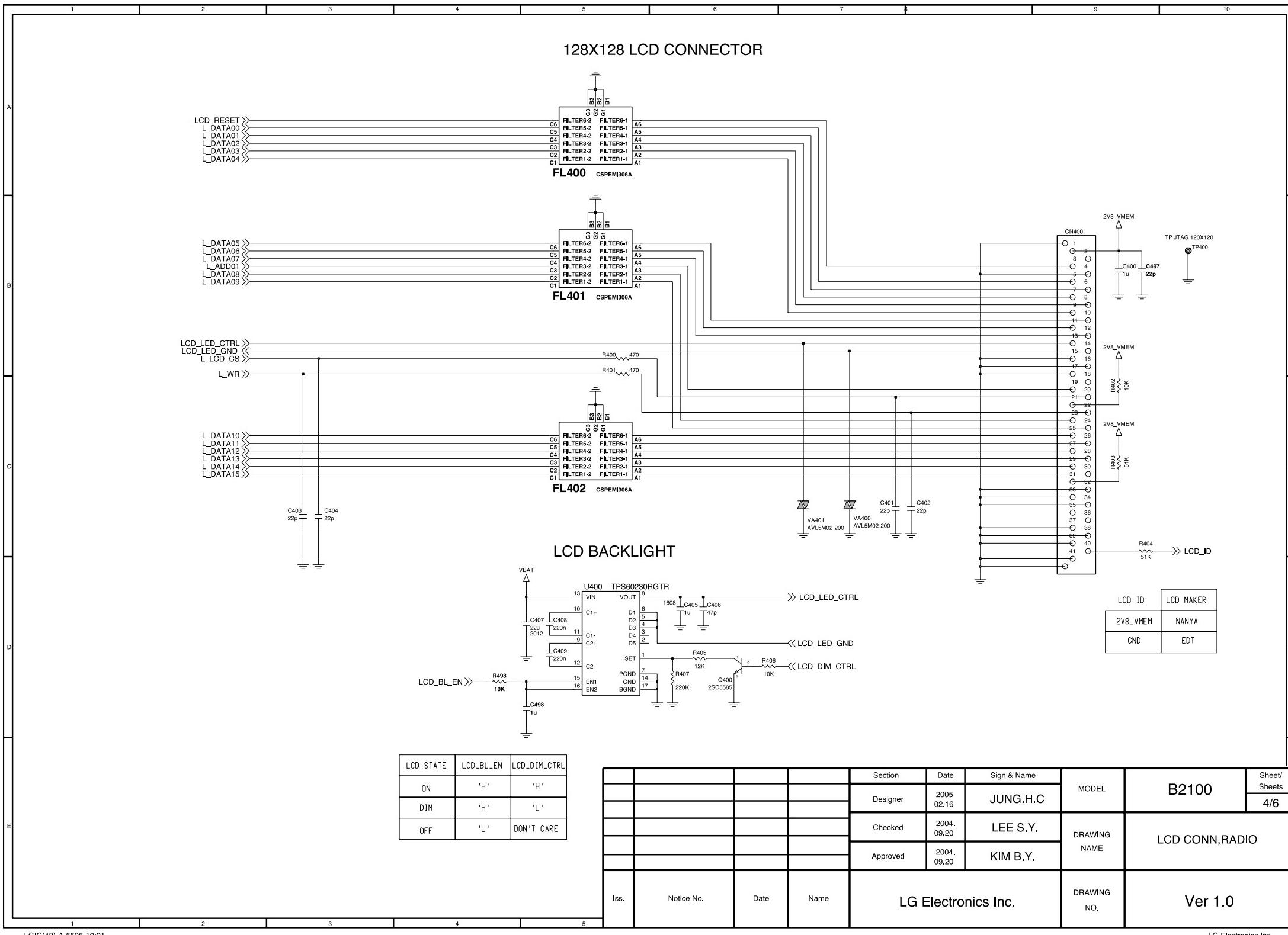
### 7.3 Схема памяти, MMI и IO



			Section	Date	Sign & Name	MODEL	B2100	Sheet/Sheets
Designer	2005 02.16	JUNG H.C.	Checked	2004 09.20	LEE S.Y.		3/6	
Approved	2004 09.20	KIM B.Y.					MEMORY, MMI, I/O	
Iss.	Notice No.	Date	Name	LG Electronics Inc.				DRAWING NO.
				Ver 1.0				

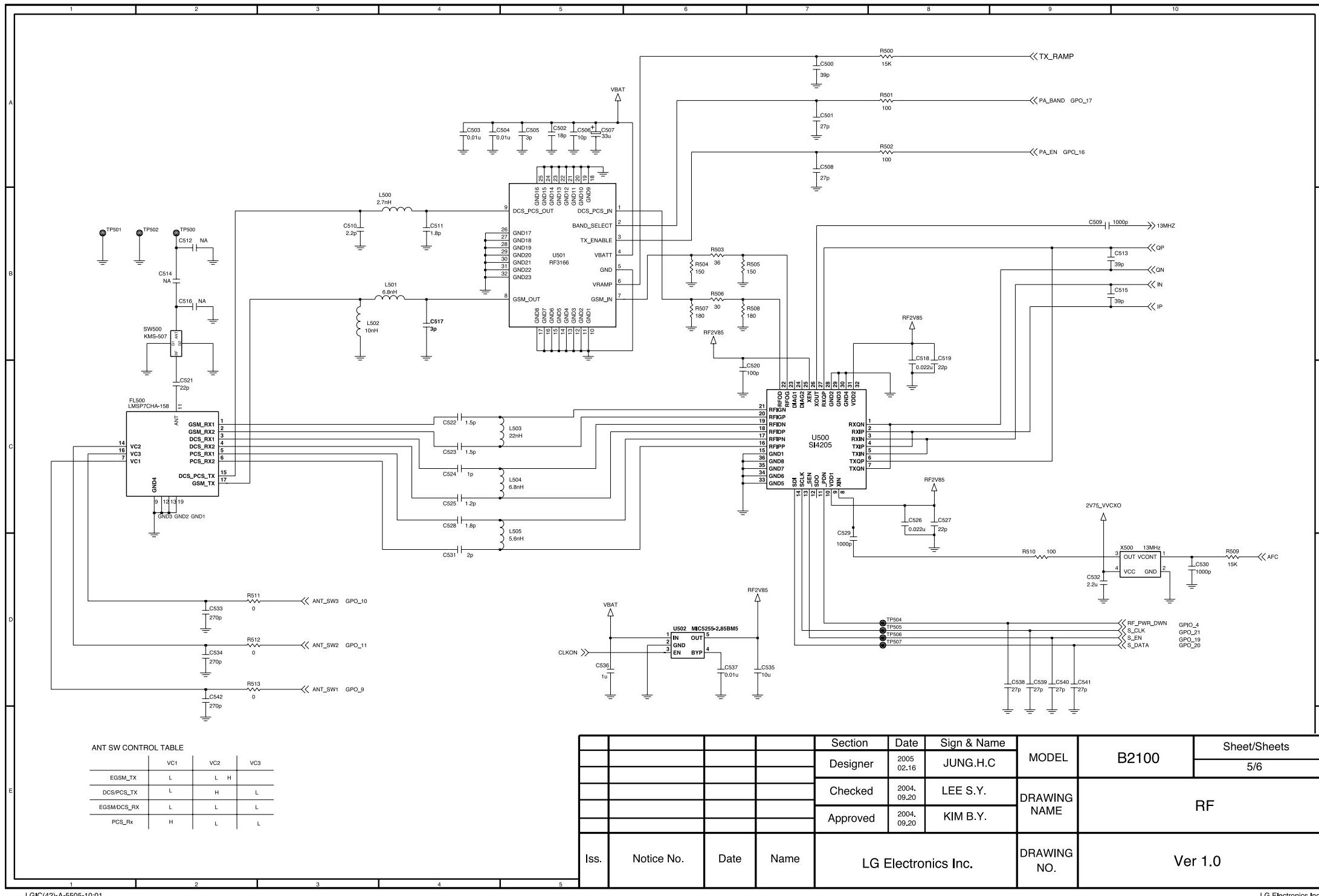
## 7. Принципиальная схема

### 7.4 Схема разъема ЖКД



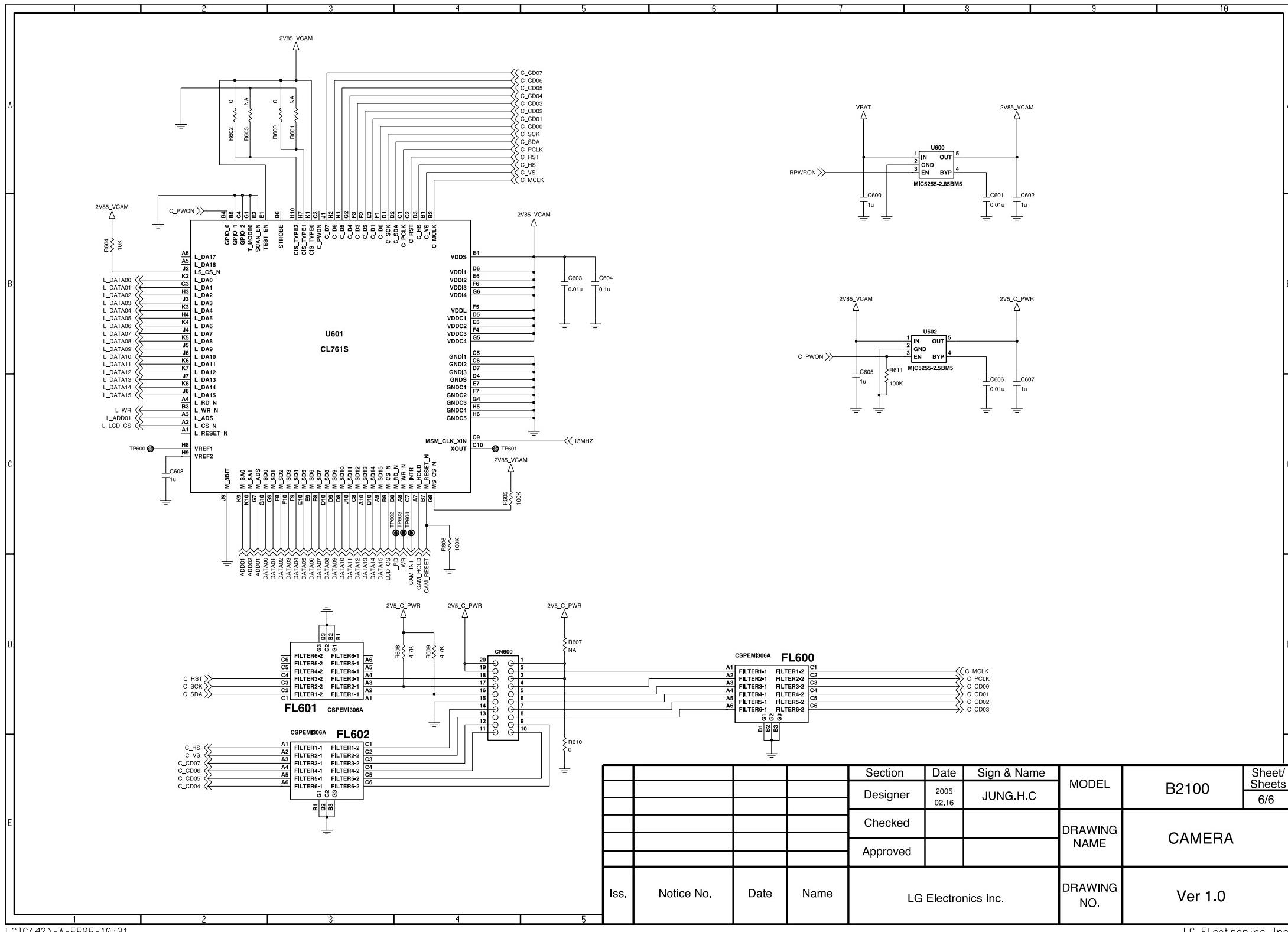
## 7. Принципиальная схема

### 7.5 Схема блока РЧ

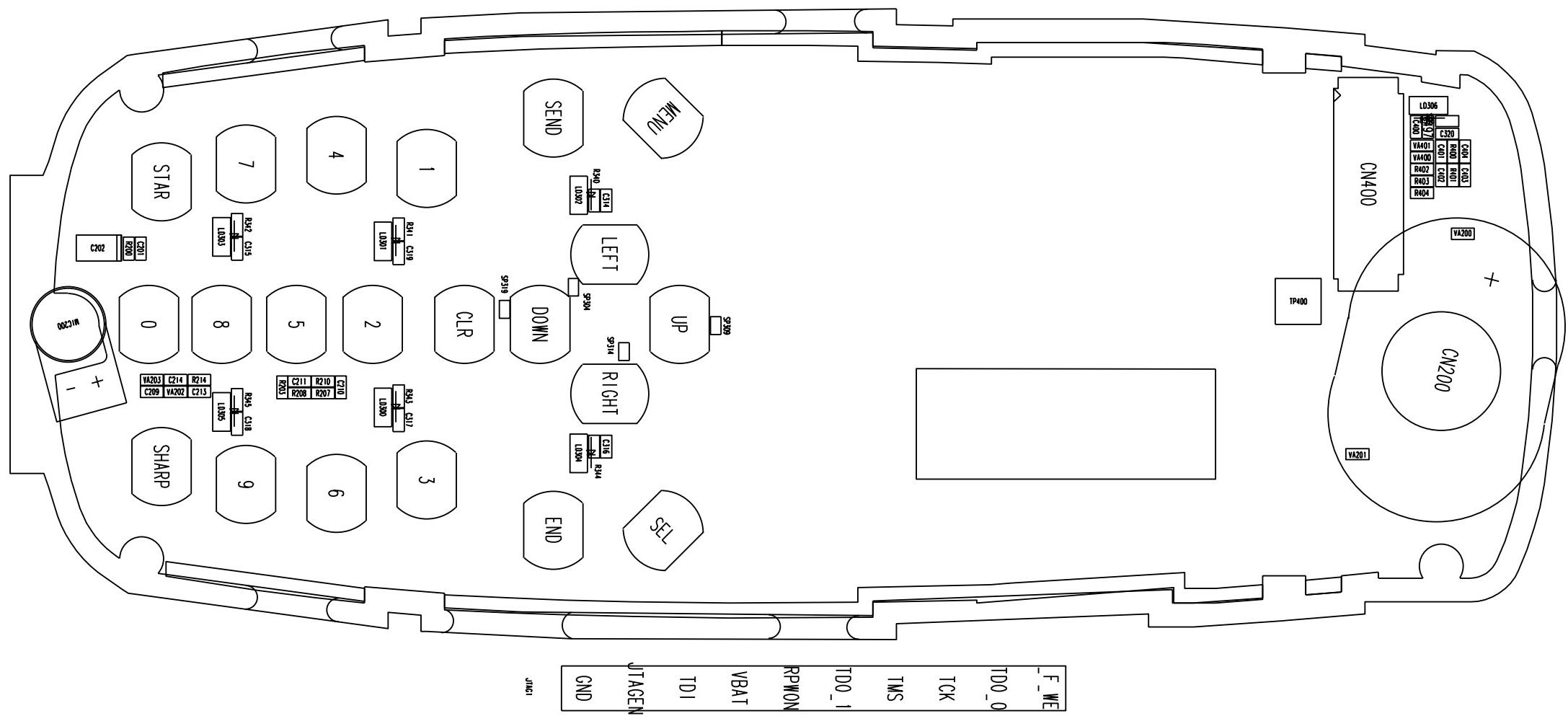


## 7. Принципиальная схема

### 7.6 Схема камеры



## 8. Расположение элементов на печатной плате



## **8. Расположение элементов на печатной плате**

